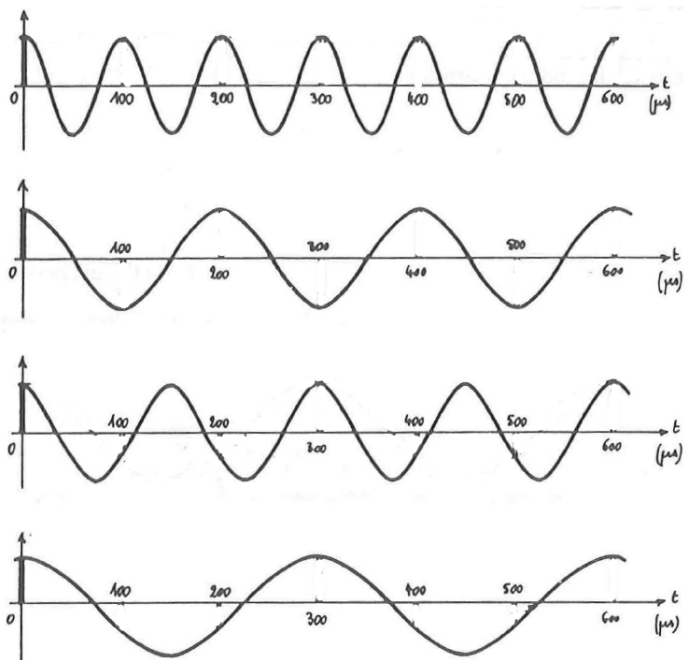


## Entrées - sorties analogiques

### I. Echantillonnage

Les 4 signaux sinusoidaux représentés ci-dessous ont pour fréquences respectives :

$$f_1 = 3.3 \text{ kHz} \quad f_2 = 5 \text{ kHz} \quad f_3 = 6.6 \text{ kHz} \quad f_4 = 10 \text{ kHz}$$



Ils sont échantillonnés à la fréquence  $f_c = 10 \text{ kHz}$

#### I.1. Etude dans le domaine temporel

On suppose que, dans chacun des cas, un échantillon est prélevé à l'instant 0.

Représentez le signal échantillonné. Reliez les points obtenus par une sinusoïde et déduisez en dans chaque cas la fréquence du signal échantillonné ; comparez la à celle du signal analogique correspondant et indiquez si le théorème d'échantillonnage a été respecté.

#### I.2. Etude dans le domaine fréquentiel

Représentez dans chaque cas le spectre du signal échantillonné limité à ses 2 premières raies.

## II. Etude d'un CNA CMOS AD7520

Le CNA AD7520 d'Analog Devices est un convertisseur 10 bits utilisant le principe du réseau R - 2R. On donne ci-dessous quelques extraits de sa "datasheet" (informations provenant de plusieurs constructeurs différents : V+ et V<sub>DD</sub> désignent la même broche et la même grandeur).

### 10-Bit, 12-Bit, Multiplying D/A Converters

The AD7520 and AD7521 are monolithic, high accuracy, low cost 10-bit and 12-bit resolution, multiplying digital-to-analog converters (DAC). Intersil's thin-film on CMOS processing gives up to 10-bit accuracy with TTL/CMOS compatible operation. Digital inputs are fully protected against static discharge by diodes to ground and positive supply.

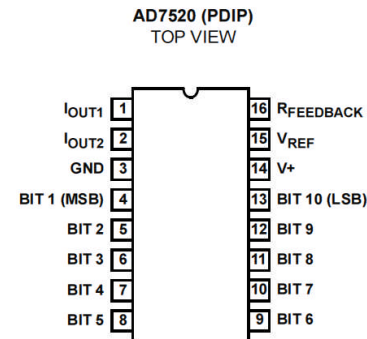
Typical applications include digital/analog interfacing, multiplication and division, programmable power supplies, CRT character generation, digitally controlled gain circuits, integrators and attenuators, etc ...

### Features

- AD7520, 10-Bit Resolution ; 8-Bit Linearity
- Nonlinearity : 0.2% of FSR max. (8bits)
- Low Power Dissipation (Max). . . . . 20 mW
- Low Nonlinearity Tempco at 2ppm of FSR/°C
- Current Settling Time to 0.05% of FSR . . . . . 1.0µs
- Supply Voltage Range . . . . . + 5V to +15V
- TTL/CMOS Compatible
- Full Input Static Protection

### Absolute Maximum Ratings Thermal Information

- Supply Voltage (V+ to GND) . . . . . +17V
- VREF . . . . . ±25V (fixed or variable)
- Digital Input Voltage Range . . . . . V+ to GND
- Output Voltage Compliance . . . . . -100mV to V+



**Pin Descriptions**

AD7520	AD7521	PIN NAME	DESCRIPTION
1	1	IOUT1	Current Out summing junction of the R2R ladder network.
2	2	IOUT2	Current Out virtual ground, return path for the R2R ladder network.
3	3	GND	Digital Ground. Ground potential for digital side of D/A.
4	4	Bits 1(MSB)	Most Significant Digital Data Bit.
5	5	Bit 2	Digital Bit 2.
6	6	Bit 3	Digital Bit 3.
7	7	Bit 4	Digital Bit 4.
8	8	Bit 5	Digital Bit 5.
9	9	Bit 6	Digital Bit 6.
10	10	Bit 7	Digital Bit 7.
11	11	Bit 8	Digital Bit 8.
12	12	Bit 9	Digital Bit 9.
13	13	Bit 10	Digital Bit 10 (AD7521). Least Significant Digital Data Bit (AD7520).
-	14	Bit 11	Digital Bit 11 (AD7521).
-	15	Bit 12	Least Significant Digital Data Bit (AD7521).
14	16	V+	Power Supply +5V to +15V.
15	17	VREF	Voltage Reference Input to set the output range. Supplies the R2R resistor ladder.
16	18	RFEEDBACK	Feedback resistor used for the current to voltage conversion when using an external Op Amp.

**Definition of Terms**

**FSR** : Full Scale Range

**Tempco** : Temperature coefficient

**Nonlinearity**: Error contributed by deviation of the DAC transfer function from a “best straight line” through the actual plot of transfer function. Normally expressed as a percentage of full scale range or in (sub)multiples of 1 LSB.

**Resolution**: It is addressing the **smallest distinct analog output change that a D/A converter can produce**. It is commonly expressed as the number of converter bits. A converter with resolution of N bits can resolve output changes of  $2^N$  of the full-scale range, e.g.,  $2^{-N} V_{REF}$  for a unipolar conversion. Resolution by no means implies linearity.

**Settling Time**: Time required for the output of a DAC to settle to within specified error band around its final value (e.g., 1/2 LSB) for a given digital input change, i.e., all digital inputs LOW to HIGH and HIGH to LOW.

**Gain Error** : The difference between actual and ideal analog output values at full scale range, i.e., all digital inputs at HIGH state. It is expressed as a percentage of full scale range or in (sub) multiples of 1 LSB.

**Feedthrough Error** : Error caused by capacitive coupling from VREF to IOUT1 with all digital inputs LOW.

**Output Capacitance** : Capacitance from IOUT1 and IOUT2 terminals to ground.

**Output Leakage Current** : Current which appears on IOUT1 terminal when all digital inputs are LOW or on IOUT2 terminal when all digital inputs are HIGH.

**Electrical characteristics**

Electrical Characteristics ( $V^+ = 15V, V_{REF} = 10.000V, T_A = 25^\circ C$ unless otherwise specified) (Continued)								
Parameter	Conditions	DAC1020, DAC1021, DAC1022			DAC1220, DAC1222			Units
		Min	Typ	Max	Min	Typ	Max	
Digital Input Low Threshold	(Figure 1) $T_{MIN} < T_A < T_{MAX}$			0.8			0.8	V
Digital Input High Threshold		2.4			2.4			V
Digital Input Current	$T_{MIN} \leq T_A \leq T_{MAX}$		1	100		1	100	$\mu A$
		Digital Input High	-50	-200	-50	-200	$\mu A$	
		Digital Input Low						
Supply Current	All Digital Inputs High		0.2	1.6		0.2	1.6	mA
	All Digital Inputs Low		0.6	2		0.6	2	mA
Operating Power Supply Range	(Figures 1 and 2)	5		15	5		15	V

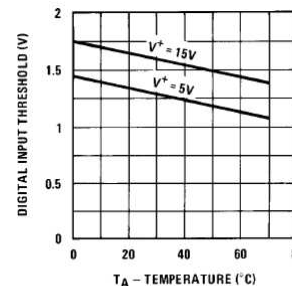


FIGURE 1. Digital Input Threshold vs Ambient Temperature

**Applications**

**Unipolar Binary Operation**

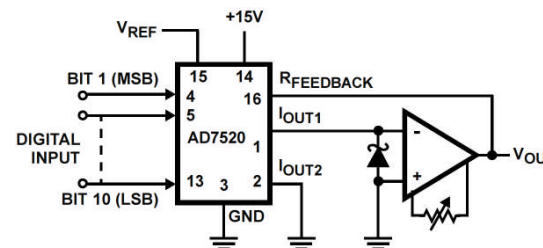


TABLE 1. CODE TABLE - UNIPOLAR BINARY OPERATION

DIGITAL INPUT	ANALOG OUTPUT
1111111111	$-V_{REF} (1-2^{-N})$
1000000001	$-V_{REF} (1/2 + 2^{-N})$
1000000000	$-V_{REF}/2$
0111111111	$-V_{REF} (1/2-2^{-N})$
0000000001	$-V_{REF} (2^{-N})$
0000000000	0

**Bipolar (Offset Binary) Operation**

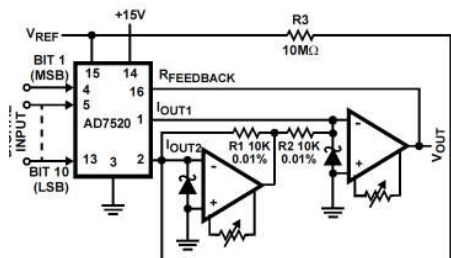


FIGURE 9. BIPOLAR OPERATION (4-QUADRANT MULTIPLICATION)

TABLE 2. BIPOLAR (OFFSET BINARY) CODE TABLE

DIGITAL INPUT	ANALOG OUTPUT
1111111111	$-V_{REF} (1-2^{-(N-1)})$
1000000001	$-V_{REF} (2^{-(N-1)})$
1000000000	0
0111111111	$V_{REF} (2^{-(N-1)})$
0000000001	$V_{REF} (1-2^{-(N-1)})$
0000000000	$V_{REF}$

**Zero Offset Adjustment**

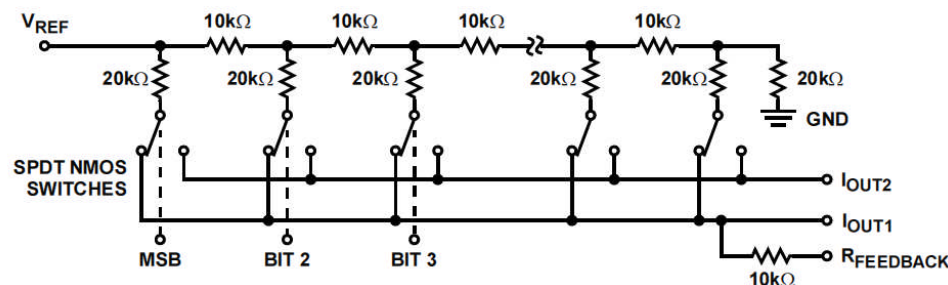
1. Connect all digital inputs to GND.
2. Adjust the offset zero adjust *trimpot* of the output operational amplifier for 0V at VOUT.

**Gain Adjustment**

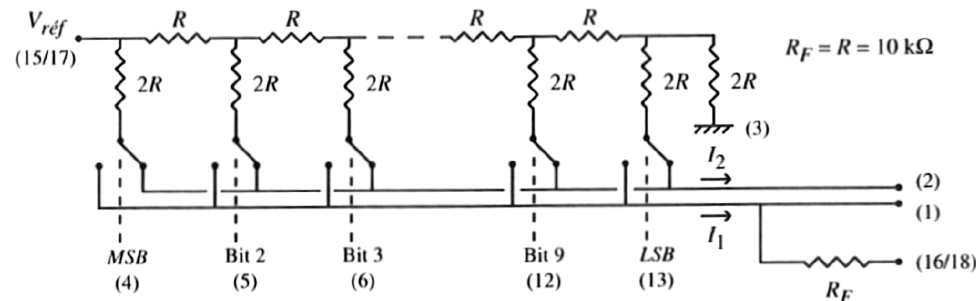
1. Connect all digital inputs to V+.
2. Monitor VOUT for a  $-V_{REF} (1-2^{-N})$  reading.

**Questions**

Le CAN AD7520 utilise un réseau R – 2R dont le schéma de principe est donné ci-dessous.



**Interrupteurs NMOS représentés pour des entrées numériques à l'état haut ("1" logique)**



**Interrupteurs représentés pour des entrées numériques à l'état 0**

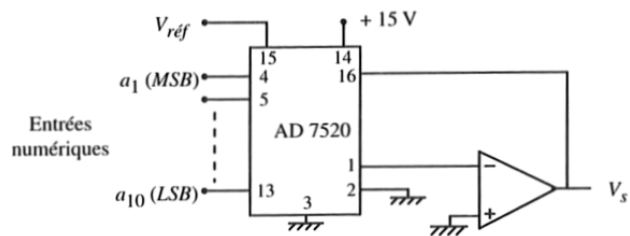
1. Quel est le rôle de l'entrée  $V_{DD}$  ou  $V^+$  (selon les schémas) ? Quelle est la gamme des valeurs autorisées ?
2. A quoi les broches 4 à 13 correspondent-elles ? Entre quelles valeurs les tensions qui leur sont appliquées peuvent-elles varier ? Que vaut le seuil de basculement typique pour une alimentation en 5V et pour une alimentation en 15V ? Quelles sont les valeurs maximum et minimum des tensions appliquées pour que le niveau logique associé soit bien défini ?
3. Quel est le rôle de l'entrée  $V_{REF}$  ? Quelle est la gamme des valeurs qu'elle peut prendre ?
4. Que représentent "les" résolutions du convertisseur ?
5. A partir du schéma de principe donné en haut de la page, montrez que les courants  $I_1$  et  $I_2$  peuvent s'écrire sous la forme :

$$I_1 = I \sum_{i=1}^{10} \frac{a_i}{2^i} \quad \text{avec } I = \frac{V_{réf}}{R}; \quad I_2 = I \sum_{i=1}^{10} \frac{\bar{a}_i}{2^i}$$

où  $a_1$  représente le MSB et  $a_{10}$  le LSB du nombre à convertir.

Les broches 1 et 2 du circuit (par lesquels sortent I1 et I2) sont supposées être au potentiel de la masse.

6. Le schéma de principe de la mise en œuvre du mode unipolaire est donné ci-dessous.



Montrez que la tension de sortie peut s'écrire sous la forme :

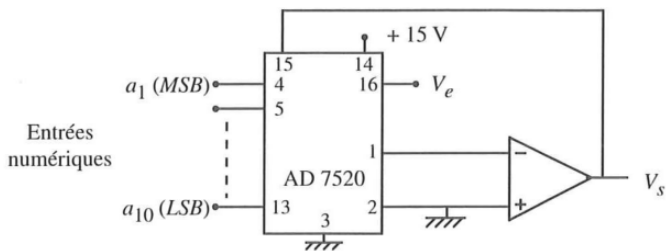
$$V_s = -R_F I_1 = -V_{ref} \left[ \frac{a_1}{2} + \frac{a_2}{2^2} + \dots + \frac{a_{10}}{2^{10}} \right]$$

5. Toujours en mode unipolaire, avec  $V_{REF} = 10\text{ V}$ , quelles sont les valeurs de la tension de sortie analogique obtenue pour :

$N = (0\ 0\ \dots\ 0)$      $N = (0\ 0\ \dots\ 0\ 1)$      $N = (1\ 0\ 0\ \dots\ 0)$      $N = (1\ 1\ \dots\ 1)$

Quelle est la valeur analogique correspondant au LSB ?

6. Pour la configuration donnée ci-dessous, établir la relation entre  $V_s$ ,  $V_e$  et les entrées numériques.



### III. Chaîne de mesure de température

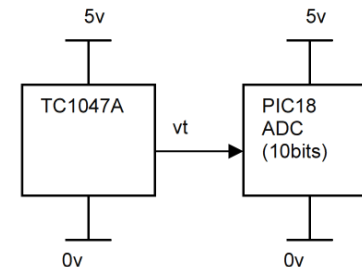
On souhaite mesurer une température entre 0 °C et 50 °C avec une résolution de 0,1 °C à l'aide d'un capteur Microchip TC1047A ayant une gamme de températures allant de -40 °C à +125 °C, la tension fournie vt évoluant linéairement de 10mV/°C avec un offset de 500mV :

- 100mV à -40° C
- 500mV à 0° C
- 750mV à +25° C
- 1750mV à +125° C

### III.1. Utilisation d'un µC utilisé est un PIC18 MICROCHIP équipé d'un CAN 10bits

Le µC PIC18 MICROCHIP est équipé d'un CAN 10bits avec  $V_{ref} = 5\text{V}$ .

- a. Calculez la valeur du quantum du CAN avec  $V_{Ref} = 5\text{ V}$
- b. Dans quelle gamme la tension d'entrée du CAN varie-t-il lorsque la température évolue de 0 à 50 °C ?
- c. Quelle sera alors la résolution en °C de la chaîne de mesure ? Répondra-t-elle au cahier des charges ?
- d. Une solution consiste à utiliser un CAN avec une plus grande résolution, extérieur au microcontrôleur (et donc plus coûteux, augmentant la consommation et réduisant la fiabilité. Calculez la valeur du quantum nécessaire pour satisfaire au cahier des charges. En déduire le nombre de bits minimum du convertisseur.



### III.2. Utilisation d'un circuit PSoC

On cherche maintenant à résoudre le même problème en utilisant un circuit PSoC. Celui-ci offre la possibilité :

- d'amplifier le signal avant de le convertir en numérique
- de choisir la gamme de tension d'entrée des CAN

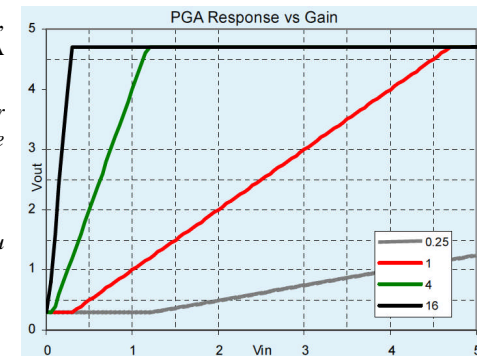
#### a. Utilisation d'un PGA référencé à la masse

On donne ci-contre, pour plusieurs valeurs du gain, les caractéristiques de transfert en tension d'un PGA référencé à la masse

La gamme de tensions d'entrée utilisable pour un fonctionnement linéaire vous paraît-elle compatible avec le cahier des charges ?

On choisit un gain de 3.2.

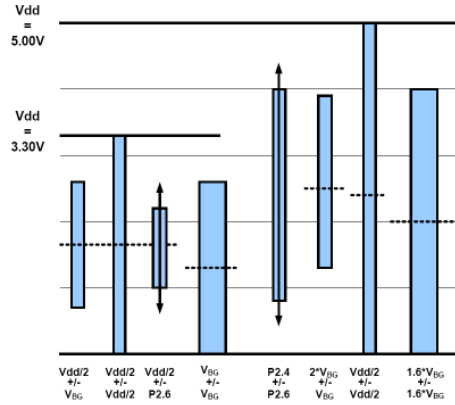
Entre quelles valeurs la tension de sortie du PGA varie-t-elle ?



**b. Choix du CAN et de sa gamme**

Quelle est la gamme de tensions d'entrée la mieux adaptée, compte tenu de la réponse à la question précédente ? Que vaut alors le quantum du convertisseur en fonction de son nombre de bits ? Application numérique pour  $n = 8$  et pour  $n = 10$  ?

Pour  $n = 10$  bits, combien de valeurs différentes obtiendra-t-on en sortie du convertisseur lorsque la température varie de  $0^\circ\text{C}$  à  $50^\circ\text{C}$  ? Quelle est la résolution en  $^\circ\text{C}$  de la chaîne d'acquisition ?



**c. Affichage de la température**

La tension d'entrée  $V_{IN}$  du CAN et la valeur numérique  $n$  fournie par le convertisseur peut s'écrire :

$$V_{IN} - V_{AGND} = \frac{n - 512}{512} \cdot V_{Ref} \Leftrightarrow V_{IN} - (V_{AGND} - V_{Ref}) = n V_{Ref}$$

Avec, dans notre cas,  $V_{Ref} = V_{bandGap} = 1.3 \text{ V}$  et  $V_{AGND} = 2 \times V_{bandGap} = 2.6 \text{ V}$

- α.** Quelles valeurs de  $V_{IN}$  donnent respectivement 0, 512 et 1023 pour  $n$  ?
- β.** Quelles valeurs de  $n$  obtient-on pour  $V_{IN} = 1.6 \text{ V}$  et pour  $V_{IN} = 3.2 \text{ V}$  (limites de la gamme des valeurs de la tension de sortie du PGA quand la température varie entre  $0$  et  $50^\circ\text{C}$ ).
- γ.** Comment doit s'exprimer la variable d'affichage pour avoir un affichage en degrés ?